

ETN503 II 2009 PARALELO ING. MOLINA

Alumnos que dieron el 2do Examen Previo ETN 503 II/2009

	Apellidos Nombre	CI	Grupos	Distribucion Puntos Lab No 2	
				1	2ex
1	Albino Machicado Miguel Ronald	7012683	1	1,7	"1-2a-3a
2	Avalos Carbajal Lemuel			3	"1-2b-3b
3	Beltrán Durán Luis Carlos	6191880 LP		1,2	"1-2c-3c
4	Chavez Conde Henry Genaro	6723779 LP		1,1	"2a-3a-4
5	Callisaya Pacheco Pedro Alejandro	6964991		1,7	"2b-3b-5
6	Conde Huanca Gustavo Mauricio	4922555	2	1,4	"1-2a-3a
7	Cruz Plata Arnold	6997580 LP		2	"1-2b-3b
8	Guarachi Tumiri Sandra Hortencia	7044738 LP		1,5	"1-2c-3c
9	Huayta Pari Noemi	6028040		0,9	"2a-3a-4
10	Herbas Casanova Sergio Denis	6011182 LP	3	1,4	"2b-3b-5
11	Mamani Bautista Freddy	4915146 LP		1,4	"1-2a-3a
12	Mamani Callisaya David Angel	6877461 LP		1,4	"1-2b-3b
13	Miranda Hanco Marco Antonio	4840437 LP		1,7	"1-2c-3c
14	Mojica Calsina Pedro A.	4906873 LP		1,8	"2a-3a-4
15	Nina Tapia Juan L.	4847621		1,9	"2b-3b-5
€	Nina Yucra Ralfhy	6077158 LP	4	0,8	"1-2a-3a
17	Patzi Mamani Miguel Angel	6076486 LP		1,3	"1-2b-3b
18	Quispe Jacinto Juan	4907840 LP		0,6	"1-2c-3c
19	Quispe Quispe Roger Salomon	6169799 LP		2,5	"2a-3a-4
20	Villaruel Dávalos Bruno Luis	6828972 LP		1,8	"2b-3b-5
21	Vargas Guarachi Ivan Nestor	6138680 LP		1,7	"2b-3b-5

Alumnos que no dieron el 1er Examen Previo E#TN 503 II/2009

1	Alanoca Huaycho Diego Fredy	6798904 LP		
2	Aruquipa Alcón David Angel	6727489 LP		
3	Condori Villca Jaime Moises	4273645 LP		
4	Escobar Bozo Juan Sebastian	6751732 LP		
5	Flores Romero Klauskin Rawlinson	4244307 LP		
6	Jaimes Chavez Pablo Antonio	5978167 LP		
8	Oscos Chura Lidia	4289593 LP		
9	Pozo Morales Alain	6145842 LP		
10	Yapu Triguero Ivan Rolando	4908947 LP		
11	Quispe Quispe Rubén	4999528 LP		
12	Vargas Mejillones Pablo Rafael			
13	Yujra Huayñapaco Rudy	492240 LP		

Puntos de Laboratorio

- 1.- Identificación Transistores con Multímetro
- 2.-a) Características BJT Entrada - salida
- 2.-b) Características FET entrada - salida
- 2.-c) Características MOSFET entrada - Salida
- 3.- a) Recta carga BJT
- 3.-b) Recta carga FET
- 3.-c) Recta carga MOSFET
- 4.- característica salida Método Barrido FET, BJT o MOSFET
- 5.- Fuente Regulada

Notas:

- 1.- Traer los circuitos Pre armados
- 2.- Traer la simulación cuando corresponda y resumen de datos teóricos
- 3.- Traer su manual de manejo de osciloscopio digital

